PAT-NO:

JP402181725A

DOCUMENT-IDENTIFIER: JP 02181725 A

TITLE:

ELECTRICALLY INSULATED SUBSTRATE

PUBN-DATE:

July 16, 1990

INVENTOR-INFORMATION:

NAME

HENRY, YVES

ASSIGNEE-INFORMATION:

NAME

COUNTRY

THOMSON TUBES ELECTRON

N/A

APPL-NO:

JP01292117

APPL-DATE:

November 9, 1989

INT-CL (IPC): G02F001/1333, H01L027/14, H01L021/84,

H01L027/12, H01L031/10

, H01L033/00

ABSTRACT:

PURPOSE: To make it possible to easily and inexpensively form an

electrically insulated substrate having a large area by coating the surface of

a substrate consisting of a glass plate with barrier layers and depositing etch

resistant layers thereon.

CONSTITUTION: The <u>barrier</u> layers 7 are formed of, for example, amorphous

hydrogenated <u>silicon carbide</u> a-Si<SB>1-x</SB>Cx:H, etc., on the glass plate 4

of a <u>soda lime</u> type. The diffusion of an alkali to active layers 3 is prevented by these barrier layers 7. The etch resistance layers 9 of, for

example, hydrogenated amorphous silica a-SiO<SB>y</SB>:H, etc., on are

deposited such barrier layers 7. The corrosion by a gaseous mixture, etc.,

used for etching is prevented by such resistance layers 9. Amorphous silicon

layers PIN layers 17, 18, 19 are formed on these layers 7, 9. The substrate

is, therefore, effectively used for liquid crystal display panels, solidstate

photosensitive devices, etc.

COPYRIGHT: (C)1990,JPO

⑩ 公 開 特 許 公 報 (A) 平2-181725

匈発明の名称 電気的に絶縁された基板

②特 願 平1-292117

20出 類 平1(1989)11月9日

優先権主張 Ø1988年11月10日剱フランス(FR)3088 14674

②発明者 イブ・アンリ フランス園、38320・エイバン、リユ・ドウ・ポワザ、7

⑪出 顋 人 トムソン・チューブ・ フランス国、92100・ブーローニュービランクール、リ

エレクトロニーク ユ・ポーテイエ、38

⑩代 理 人 , 弁理士 川口 義雄 外2名

明相自由

1. 発明の名称

板。

電気的に絶縁された基板

2. 特許請求の範囲

(f) ソーダ・ライムタイプのガラスプレートから 成る電気的に絶縁された基版であって、ガラスプ レートの少なくとも1つの面が、ガラスプレート のアルカリ成分に対する少なくとも1つのパリヤ 駅で被覆されており、さらにパリヤ層の上には少 なくとも1つのエッチ抵抗層が堆積されている基 編

② パリヤ層が、xが 0.5~1 の範囲であるアモルファス水素化炭素化シリコン a - S i 1-x C_x:
 Hで形成された請求項 1 に記載の基板。

Ø パリヤ器が、水浄化シリコンナイトライド a - S I N z : H で形成される請求項1に記載の基 (4) エッチ抵抗層が水業化アモルファスシリカa -SiOy:Hで形成される請求項1に記載の基・板。

S) エッチ抵抗層が水素化アモルファスシリコン オキシナイトライドa-SiOuN_{1-u} : IIで形成され第求項1に記載の基板。

(6) エッチ抵抗機が水素化アモルファスシリカ a - S I O y : Hで形成され、且つパリヤ関の厚みよりも大きい厚みを有する請求項3 に記載の基板。
(7) パリヤ側が、化学的気相堆積の方法によって
ガラスプレート上に堆積される請求項1 に記載の基板。

69 静鰻タイプのデバイスの基板を形成する簡求 項 1.に記載の基板。

(B) アモルファスシリコンを含む感光検出器の基 板を形成する請求項8に記載の基板。

00 シリコンカーパイドから成るエレクトロルミ

ネセンスダイオードデバイスの基板を形成する簡 求項8に記載の基板。

3. 発明の詳細な説明

発明の背景

1. <u>発明の分野</u>

本発明は特にガラスで作られる電気的に絶縁なれれた抵板に係わり、この基板の著しい特徴はそれが大面積をもち間単で基板は好遊には例えばいる。本発明による。アレイタイプはは例えば、アイスのような特徴でアイスのような特徴でアイスのような特徴でアイスのの場合をである。は、タイナーによりコンカーパイドの表面は大きなどの分野に応用さる。

2. 從来技術

これらの種々の分野においては、大面格の基板

ガラス上に堆積された活性構造(検出圏を形成している)を変化させたり妨害したりする。このために多くの局所的欠陥を生ずることになり、ある。ならにのガラスは非常に硬いためそれの切断が過せて、特に40cm×40cmのような大面積にセクションを切断しようとすると往々破損が発生する。要求される平面性の基準の観点からこのガラスの入手はすでに非常に高価についているので、破損はなおコスト増しにつながる。

しが窓ガラスと呼ばれるソーダ・ライムタイプのガラスがあり、これは非常にカットし易く且つ広く市場に出回っている。しかしこのタイプのガラスはナトリウム酸化物を多く含む欠点がある。

例えばアモルファスシリコンをこのタイプのガラスの支持体又は基板に堆積させると、ガラス中のアルカリ成分がアモルファスシリコンの中へ拡 飲を起こし、従って基板に取付けた活性構造が好 の作製はその分野に応じて種々の深刻な問題を引き起こした。

表面タイプの画像検出器を例にとると、、該検出器は神機技術によるアモルファスシリコンから成る感光ドットのマトリックス配置により形成され、そのような面像は対はは40cm×40cmである。この種の変化がある。この種の数板を用いることである。の種の数板がリウムボロシリケートで、コーニング社から照会番号7059では市阪されている。

このタイプのガラスの欠点は、工業的条件でこれを用いることが困難な点である。ガラスが便賀で、使ってその検部では非常に脆くまた容易に静 片となり易いからである。このようにして剥がれた粒子は裏面に達してそれを傷つけ、及び/又は

ましくない状態で老化し、数箇月の後には支持体 から剝離する。

この関題への標準的取組みでは、ガラスをが吸れる保護性を堆積することで不動感化することである。このパリヤ暦はそれでガラスとは養殖を明れるわけでが、は支持体としてこの場合作用している。パリヤ層の機能はガラス支持体中に含まれる好き、リヤの場合を対しての降壁として働くことでのアルカリの分の拡散を阻止することである。

この主旨においシリカで不動体化されたソーダ・ライムガラスの使用が可能である (シリカ間は一般的に有機金属シリコン化合物の液相を用いる堆積法による)。 しかしこの方法で処理されたソーダ・ライムガラスから成る基板は、非常に少量生産されるだけで従って工業的規模の生産のた

めの護達は極めて困難である。

本発明の夏枚

本発明は前記の欠点を有しない基板に係わる。 本発明の基板は、アルカリ成分に対してこのパリヤ層を含むソーダ・ライムタイプのガラスから形成される。またパリヤ層の組成は特に、アモルファスシリコン圏の堆積方法と同様の手段によって形成されるという利点がある。

本発明は、ソーダ・ライムタイプのガラスプレートから成る電気的に絶縁された基板であって、ガラスプレートの少なくとも1つの面が、ガラスプレートのアルカリ成分に対する少なくとも1つのパリヤ層で被覆されており、さらにパリヤ間の上には少なくとも1つのエッチ抵抗層が堆積されている基板を提供する。

本発明は非制限的例示の以下の説明と、活性基板を所持している場合の本発明による基板の機略

堆積されている。

「アルカリ成分に対するパリヤ層」の用語は、ソーダ・ライムガラスプレート4 に含まれるアルカリ成分が、活性構造3 に向かい拡散するのを阻止することのできる任意材料の層と定義する。パリヤ層7 を形成できるこの材料は、例えばアモルファス水素化炭素化シリコンa-Si_{1-x} С_x:

H、又はプモルファス水素化シリコンナイトライドa-SIN₂: Hである。

「エッチ抵抗器」の用語は、活性構造3の要素のエッチングに用いられるような、特にアモルファスシリコンのエッチングに用いられるのと同様のガス混合物又は生成物によって腐食されない遅いいような任意材料の増と定義される。従って例えばエッチ抵抗闘9は、水乗化アモルファスシリコン及び金属

機断面図によってより明らかにされよう。

<u>実施例</u>

四は振制限的例として本発明の結板1を機略的に示す。該基板は感光性基板2の中で用いられ、基板1は感光性構造である活性構造3(活性構造とは、基板1が支持体として働く任意の案子を意味する)を有する。

基板1 はソーダ・ライム型のガラスプレート4 から形成される。

本発明の1つの特徴よると、まず活性構造3の方向へ位置するガラスプレート4の面5は、少なくとも1つのパリヤ層7によって被覆されており、該層はアルカリ成分へのパリヤとして作用し従って活性構造3内へのアルカリの拡散を防止する。次はパリヤ層7自体がエッチ抵抗層と呼ばれる少なくとも1つの層9で被覆されており、該エッチ抵抗層はそれでパリヤ層7と活性機造3との間に

に対して用いられるマイクロエレクトロニクスでの標準エッチング法、特にウエットエッチング及びプラズマエッチングによる腐食に本材料はよく耐える)、又は例えば水素化アモルファスシリコンオキシナイトライド a — S i O u N 1-u : Hの糖であって、u は 1 に近いものである。

基板1 は後述のように作製される。ソーダ・ライムガラスプレート 4 は従来法で洗浄される。 がラスプレート 4 はそれからPECVD(プラズマエッチ化学的気相堆積)に用いられるタイプの反応チャンパ内に導かれ、ここでガラスプレート 4 は開えば 200℃~300 で範囲の温度に加熱される。

本発明の好速突施例では、エチレン C 2 H 4 及びシランSiH4 が例えば 13.56 M H z の高周故によって励起され、得られるべき厚さによってそれ自体標準化された方法で所定時間処理される。こうしてアモルファス水楽化炭素化シリコン a ~

Si_{1-x} C_x : Hが堆積する。

アモルファス水素化炭素化シリコンから成るパリャ刷 7 の厚さ E 1 は、例えば 0.5~1.0 マイクロメートルの範囲であり、この厚さ範囲では、ガラスプレート 4 の表面欠陥を満足に被覆することができる。

にする(アモルファス水素化炭素化シリコンの磨 がシリカよりも微密であることが注目される)。 腹間は水煮によって占有され、該水浆は活性構造 3 を作るための後続の処理の間中にも安定に留ま り、この処理はアモルファス水素化シリコンから 成るパリヤ屋7の処理と問題又はより低温で実行 される。パリヤ周1を形成している材料はアモル ファスシリコンのエッチングを可能にするような 周相の混合物によってエッチングを受けるので、 話性構造3 文は検出構造の作製中はガラスプレー ト4が再び召出することも起こり得よう。そこで 水素化アモルファスシリカa-SiO。:H唇は、 話性機造3のアモルファスシリコンのエッチ用と してのエッチングガスからパリヤ悶 7 を隔離する 役目をもっている。エッチ抵抗闘9の水衆化アモ ルファスシリカは、アモルファスシリコンのエッ チングのために企画されたと同種のガス混合物に

エチレンをメタンCH₄ で置換できる点も指摘 せねばならぬが、この場合は得られる×の値は . 0.6を大きく越えない。

アモルファス水系化炭条化シリコン関7が次に水素化アモルファスシリカから成るエッチ抵抗層は例えば1マイクロメータ位の厚さE2をもち、バリヤ層7の堆積の場合と同様の標準的堆積法によるもので、例えばシグンSiH4及び一酸化窒素N2Oの混合物を用いた化学的気料堆積法で堆積される。

ガラスプレート 4 の上にパリヤ 20 7 の 堆積を行うことの価値、さらにその上にエッチ抵抗 20 を 13 との間に堆積されることは、ガラスプレート 4 の表面欠陥の極めて効果的な被覆の事実によるものである。アモルファス水素化炭素化シリコンのパリヤ 20 7 は、ナトリウムの拡散に対して効果的な障壁を得ることがを可能

よっては、腐食を受けないか又は極めて遅い腐食 を受ける

このように処理されたガラスプレート4 は基板 1 を形成し、該基板はそれから話性構造3 の作製 のための一連の全操作に用いられる。

非限定的例示の記載において、エッチ抵抗層 9 の上に場合れた話性構造3 はフランス特許第 86.00716℃対応し、該特許は行導体のネットワークとを含む感光質楽のマトリクスに関係し、行及び列の各交差点にはされる ポンサと直列のホトダイオードにより形成される 感光ドットをもっている。本発明による基板は明 らかに、別の構造の感光ドットにも同様によく通

従って例えば前記特許に述べられた構造を取れば、エッチ抵抗圏 9 の頃部には金風圏がある。この金風圏は列導体 13,14 を形成するようにエッチ

されており、該導体は図面の面とは垂直な平面内 で延びる(図の間略化のため2つの導体のみ示し た)。 例えばPINタイプのダイオード D1, D2 が堆積法によって列導体13,14上にそれぞれ3層の アモルファスシリコン園 17, 18, 19で形成され、 P 型 (題 17) 、 兵性型 (贈 18) 及び N型 (贈 19) の ドーピングを有している。 船器間 20がダイオード D 1, D 2 の全セットの上に堆積されている。 題 20 はコンデンサ C 1, C 2 の誘導体を形成し、前に引 用のようにホトダイオード D 1, D 2 と直列である。 次に好ましくは透明な伝導性金属圏があり、額 金属層は絶縁層20の上に堆積されまたマトリック スの行導体22を形成するようにエッチされてい る(図では断面の中に単1の行導体22だけが見え る)。前述の活性構造3はそれ自体概準的であり、 太恭明の主旨により基板1 は異なったアセンブリ 及び応用のための基板として用いられよう。

これら2つの間7.9 から成るまとまり(セット)を提供し、それ以降は非常に軽微な圧縮だけを受ける。

前述のように本発明の1変形例では、パリヤ展 7 がアモルファス水素化シリコンナイトライド a ・ - S I N Z : Hによって形成できる。これはガラ スの表面欠陥の被覆に対して優れた能力と、良好 な絶縁が力をもち、且つナトリウムの拡散に対し て有効なパリヤを形成する。

しかし水素化シリコンナイトライドの簡は常に大きな応力下にあり、これが検出構造又は活性構造3 の全表面又はその一部での付着の劣化を引き起こす。水素化シリコンナイトライドはガラスに対して大きく圧縮されており、層内の応力の値は厚さ的 0.3マイクロメータでは 3 × 10 10 D yn/ca² である。

しかしパリャ層 7 自体が水素化アモルファスシ リカよりなるエッチ抵抗層 9 で 肢われており、それでパリャ層 7 が水素化シリコンナイトライドで 形成されるべきとすると、缺くエッチ抵抗層 9 は

本発明によるガラスを用いる越板は、大きな寸法を必要とする場合とか、この熱板が支持体とし、で働く素子のどんな汚染をも避けなければならぬような場合のすべてに利用できよう。従って例えば本発明の藝板は、薄膜技術を導入しなければならない、特に感光検出器のようなアモルファスシリコンを使用するよなデバイスにおける支持体として特に有用である。

4. 図面の簡単な説明

図は本発明による基板の概略断函図である。
1……基板、 2……感光性基板、 3……活性層、
4……ガラスプレート、 7……パリヤ層、
9……エッチ抵抗層、 13,14……列導休層、
17,18,19……PIN磨、20……絶縁間、22……行

